

**SÍNTSE DE CIRCUITOS DIGITAIS**

OBRIGATÓRIA: Não

CARGA HORÁRIA: 68 horas

NÚMERO DE CRÉDITOS: 4

EMENTA: Síntese de circuitos: ferramentas e metodologias envolvidas; declarações básicas; atraso interno, sinais, variáveis e atributos; estratégias para síntese de circuitos síncronos; componentes e declarações afins; subprogramas, procedimentos e funções; bibliotecas e pacotes; padrões IEEE -1164 e IEEE-1076. Descrições para teste e operações com arquivos. Práticas com programação de dispositivos lógicos programáveis.

BIBLIOGRAFIA:

1. SJOHOLM, STEFAN & LINDT, LENNARD, VHDL for Designers, Prentice Hall, 1997
2. YALAMACHILI, S., Introductory VHDL From Simulation to Synthesis, Prentice Hall, 2001.
3. DEWEY, ALLEN M., Analysis and Design of Digital Systems with VHDL, PWS Publishing Company, 1997
4. CHANG, K. C., Digital Systems Design with VHDL and Synthesis An Approach, 1999, IEEE Computer Society
5. BROWN, S., VRANESIC, Z., Fundamentals of Digital Logic with VHDL Logic, 2000, McGraw Hill Higher Education